

B-3 次の記述は、位相同期ループ(PLL)回路の原理等について述べたものである。□内に入れるべき字句を下の番号から選べ。
 なお、同じ記号の□内には、同じ字句が入るものとする。

- (1) 基本的なPLL回路は、二つの入力信号を比較する **ア**、この出力に含まれる不要な成分を除去するための **イ** 及びその出力に応じた発振周波数を出力する **ウ** の三つの主要部分で構成されている。
- (2) **ウ** は、入力の **エ** に対して周波数が変化する発振器である。
- (3) この動作を応用して **オ** を作ることができるので、多くの無線機器の局部発振器などに用いられている。

- 1 低域フィルタ(LPF) 2 電圧制御発振器 3 位相 4 水晶発振器 5 位相比較器
 6 高域フィルタ(HPF) 7 平衡変調器 8 電圧 9 周波数シンセサイザ 10 通倍器

