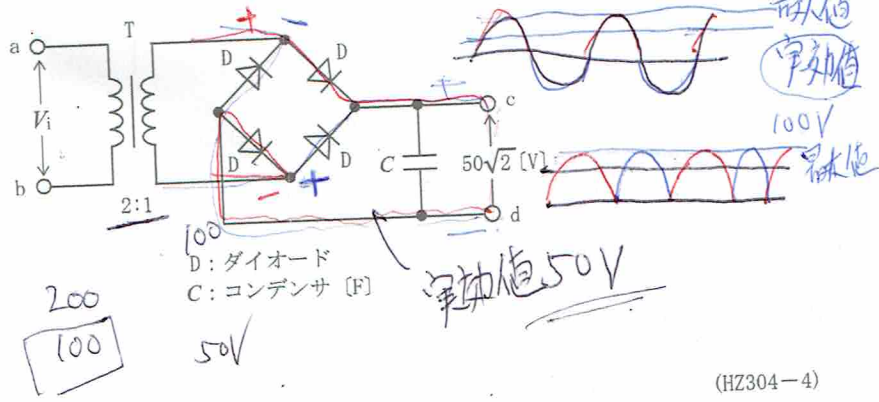


A - 16 図に示す全波整流回路及びコンデンサ入力形平滑回路において、端子 ab 間に交流電圧 V_i を加えたとき、端子 cd 間に現れる無負荷電圧の値が $50\sqrt{2}$ [V] であった。 V_i の実効値として、正しいものを下の番号から選べ。ただし、ダイオード D 及び変成器(変圧器) T は理想的に動作するものとし、T の 1 次側と 2 次側の巻数比は 2:1 とする。

- 1 100 [V]
- 2 $100\sqrt{2}$ [V]
- 3 200 [V]
- 4 $200\sqrt{2}$ [V]



(HZ304-4)