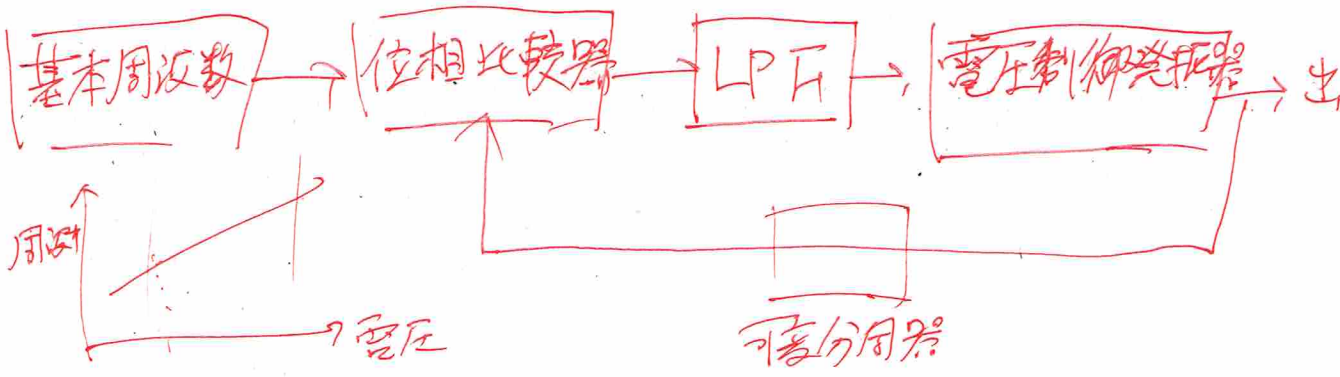


B-3 次の記述は、位相同期ループ (PLL) 回路の原理等について述べたものである。□ 内に入れるべき字句を下の番号から選べ。なお、同じ記号の □ 内には、同じ字句が入るものとする。

- (1) 基本的な PLL 回路は、二つの入力信号を比較する **ア**、この出力に含まれる不要な成分を除去するための **イ** 及びその出力に応じた発振周波数 **ウ** を出力する **エ** の三つの主要部分で構成されている。
- (2) **ウ** は、入力の **エ** に対して周波数 **ウ** が変化する発振器である。
- (3) この動作を応用して **オ** を作ることができるので、多くの無線機器の局部発振器などに用いられている。

- 1 電圧 2 周波数シンセサイザ 3 通倍器 4 高域フィルタ (HPF) 5 平衡変調器
 6 位相 7 水晶発振器 8 位相比較器 9 低域フィルタ (LPF) 10 電圧制御発振器



ア					
イ					