

B-2 次の記述は、電界効果トランジスタ(FET)について述べたものである。このうち正しいものを1、誤っているものを2として解答せよ。

- ア FET は、代表的なユニポーラトランジスタである。
- イ 構造が、金属(ゲート) - 酸化膜(絶縁物) - 半導体により形成されているものを接合形FETという。
- ウ FET は、接合形とMOS形に大別される。
- エ MOS形FETは、接合形FETに比べ入力インピーダンスが低い。
- オ ガリウムヒ素(GaAs)FETは、マイクロ波高出力増幅器に用いられている。

トランジスタ [トリニスタ(バイポーラ) 電界効果トランジスタ(FET)(ユニポーラ)]

FET < 接合型 MOS型 (金属ゲート - 酸化膜(絶縁物) - 半導体) > インピーダンスは高い
 加工も、高周波に適している

(HZ104-6)



- 3 4=1 (199)
- 5 4=1 (199)
- 1 4=0 (199)

4 図中の電圧は、増幅器の入力電圧の波形を示している。

V-38 図中の電圧は、増幅器の入力電圧の波形を示している。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。

- 2 3=2
- 4 3=0
- 3 3=2
- 5 3=2
- 1 3=1

図中の電圧は、増幅器の入力電圧の波形を示している。増幅器の入力電圧の最大値と最小値の差の半分は、増幅器の利得である。

V-39 図中の電圧は、増幅器の入力電圧の波形を示している。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。

- 2 図中の電圧は、増幅器の入力電圧の波形を示している。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。
- 4 図中の電圧は、増幅器の入力電圧の波形を示している。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。
- 3 図中の電圧は、増幅器の入力電圧の波形を示している。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。
- 5 図中の電圧は、増幅器の入力電圧の波形を示している。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。
- 1 図中の電圧は、増幅器の入力電圧の波形を示している。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。

V-38 図中の電圧は、増幅器の入力電圧の波形を示している。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。この増幅器の利得は、図中の電圧の最大値と最小値の差の半分である。